STUDIENORDNUNG — *Technische Informatik* — Beginn WS 2002 — II12.0

GRUNDSTUDIUM

	Grundlagen			E-Technik, Elektronik			Programmiersprachen			Informatik, Informationstechnik			Vertiefungsblock			SWS
1 WS 02	Analysis 1	Ha	4 + 4	Elektrotechnik 1	Sz	4 + 0	Programmiersprachen 1	Hs	3 + 1	Einführung in die Informatik 1	Ue	2 + 0				27
	Physik 1	Su	4 + 0				Grundlagen der Programmierung	Mo	4 + 1							
										Einführung in das Internet	div	0 + 0				
2 SS 03	**Analysis 2**	Pd	2 + 0	Elektrotechnik 2	Sz	4 + 2	Programmiersprachen 2	Hs	4 + 4	Digitaltechnik 1	Pk	2 + 0				34
	war ein Fehler (nur im WS)									Rechnerstrukturen	Ue	2 + 0				
	im SS03:															
	bei Prof. Br. (4+2)															
	Physik 2	Pd	6 + 0													
	Statistik	Su	2 + 0													
	Lineare Algebra	Pd	4 + 2													
	~~Vektroralgebra~~	Br														
	im SS03:															
	Lineare Algebra + VA															
	bei Prof. Br. (4+0)															
3 WS 03	Analysis 2	Pd	2 + 0	Elektronik 1	Pk	4 + 0				UNIX + Internet	Si	4 + 2	Fertigungstechniken			30
	Numerische Mathematik	Bd	2 + 0	~~Elektrische Messtechnik~~	~~Sz~~					Digitale Kommunikation	Kal	2 + 0	der Elektronik	An	2 + 2	
	~~Differentialgleichungen~~	~~Pd~~								Einführung in die Informatik 2	Ue	2 + 0				
	Physikalisches Prakt.	div	0 + 3							µP-Programmierung	Vö	0 + 4	~~SW-Engineering~~	~~Mo~~		
										Rechnernetze	Kal	4 + 0				
										Prakt. Digitaltechnik	Gb	0 + 1				
										MatLab	Sz	0 + 0				

HAUPTSTUDIUM

				Prakt. Elektronik	Op	0 + 2	(im Anschluss an die Prüfungswochen; Einteilung durch Op)									2
4 SS	Funktionaltranformationen	Sz	2 + 0	Elektronik 2	Pk	4 + 2	Prozess-Programmierung 1	Pk/Kal	2 + 0	Digitaltechnik 2	Pk	4 + 0	Assembler	Bek	2 + 2	32
				~~Nachrichtentechnik~~	~~Sz~~		C	Si	4 + 2	Laborpraxis VHDL	Pk	0 + 1				
				Prakt. PCB-Design	Op	0 + 1				Prakt. Rechnernetze	Kal	0 + 4	Grundlagen Computergraphik	Ko	2 + 0	
				Elektrische Messtechnik	Sz	2 + 0				Bildverarbeitung	Ue	2 + 0				
										Simulation	Pk	2 + 0				
							Prozess-Programmierung 1	Pk/Kal	0 + 2	Laborpraxis VHDL	Pk					2
							(Fertigstellung der Aufgabe)			Ausweichtermin (im Anschluss an die Prüfungswochen; Einteilung durch Pk)						
5 WS				Regelungstechnik	Sz	4 + 2	OOP	Si	3 + 2	Betriebssysteme	Ue	4 + 0	Systemanalyse	Hs	2 + 0	29
				Nachrichtentechnik	Sz	4 + 0				µP-Hardware	Ue	2 + 0	Expertensysteme	Mo	2 + 0	
										Datenbanken 1	Ge	3 + 1	Compilerbau	Si	2 + 0	
										Prakt. Bildverarbeitung	Be	0 + 4	Robotik	Ue	2 + 0	
													SW-Engineering	Mo	2 + 0	
													Übg. Grundlagen Computergraphik	Ko	0 + 4	
													Workshop HW-Entwicklung + Simulation	Pk	4 + 4	
													Prakt. Prozess-Programmierung 2	Kal	0 + 4	
													Berechenbarkeit und Komplexitätstheorie	Lg	2 + 2	
													Diskrete Mathematik	Lg	2 + 2	
6 SS	Allgemeine BWL	Bau	4 + 0				SW-Praktikum	Si	1 + 3	Interface-Technologie	Ue	2 + 0	SW-Design	Si	4 + 0	14
										Prakt. µP-HW	Ap	0 + 4	SW-Ergonomie	Hs	2 + 0	
	Führungskräftetraining	Gö	0 + 0										OO-Datenbanken	Mo	2 + 2	
													Projekt Multimedia	Doz	0 + 4	
													Prakt. Robotik	Be	0 + 4	
													Workshop Messtechnik	Sz	2 + 2	
													Verteilte Systeme	Mo	2 + 0	
													SWS im Vertiefungsblock: 10 -14 -- >			12
7 WS	Praxis-/Auslandssemester															
8 SS										Diplomarbeit	Doz	0 + 30				30
			32 + 9			26 + 9			21 + 15			37 + 51			36 + 32	212
																17
																229

2 SWS = 1 * 75 Minuten / Woche
Zeitangabe: 4+2 = (4 SWS Vorlesungen und 2 SWS Übungen/Praktika)
Zeitangabe: 0+0 = Vorlesung ohne Prüfung

Im 2. Studienabschnitt sind von den Studierenden ein Seminar (= 5 SWS) und das Laborprojekt (= 12 SWS), insg. also 17 SWS zu absolvieren.
Da diese Veranstaltungen in jedem Semester angeboten werden, sind sie von den Studierenden zeitlich individuell zu wählen.

Stand: 21.10.2003