

STUDIENORDNUNG		Technische Informatik										Beginn SS2003 oder später		II 12.0								
GRUNDSTUDIUM																						
Grundlagen				E-Technik, Elektronik				Programmiersprachen				Informatik, Informationstechnik				Vertiefungsblock		SWS				
1 SS 03	Analysis 1	Ha	4 + 4					Programmiersprachen 1	Hs	3 + 1	Einführung in die Informatik 1	Ue	2 + 0			27						
	Lineare Algebra Vektoralgebra	Pd Bf	4 + 2					Grundlagen der Programmierung	Mo	4 + 1	Digitaltechnik 1	Pk	2 + 0									
												div	0 + 0									
2 WS 03	Analysis 2	Pd	2 + 0	Elektrotechnik 1	Sz	4 + 0	Programmiersprachen 2	Hs	4 + 4	Einführung in die Informatik 2	Ue	2 + 0			29							
	Numerische Mathematik Differentialgleichungen Physik 1	Bd Pe Su	2 + 0 2 + 0 4 + 0							Einführung in die Informatik 2 UNIX + Internet Prakt. Digitaltechnik	Si Gb	4 + 2 0 + 1										
3 SS 04	Statistik	Su	2 + 0	Elektrotechnik 2	Sz	4 + 2	C	Si	4 + 2	Rechnerstrukturen	Ue	2 + 0	Assembler	Bek	2 + 2	31						
	Funktionaltransformationen Physik 2 Physikalisches Prakt.	Sz Pd div	2 + 0 6 + 0 0 + 3							µP-Programmierung	Vö	0 + 4										
4 WS				Elektronik 1 Elektrische-Messtechnik Prakt. PCB-Design	Pk Sz Op	4 + 0 0 + 1	OOP	Si	3 + 2	Betriebssysteme Rechnernetze Digitale Kommunikation Datenbanken 1 MatLab	Ue Kal Kal Ge Sz	4 + 0 4 + 0 2 + 0 3 + 1 0 + 0	Robotik Fertigungstechniken der Elektronik SW-Engineering Systemanalyse	Ue An Mo Hs	2 + 0 2 + 2 2 + 0 2 + 0	24						
					Prakt. Elektronik	Op	0 + 2	(im Anschluss an die Prüfungswochen; Einteilung durch Op)										2				
5 SS	Führungstraining	Go	0 + 0	Elektronik 2 Nachrichtentechnik Elektrische Messtechnik	Pk Sz Sz	4 + 2 2 + 0	Prozess-Programmierung 1 SW-Praktikum	Pk/Kal Si	2 + 0 1 + 3	Digitaltechnik 2 Laborpraxis VHDL Prakt. Rechnernetze Bildverarbeitung Interface-Technologie Simulation	Pk Kal Kal Ue Ue Pk	4 + 0 0 + 1 0 + 4 2 + 0 2 + 0 2 + 0	SW-Design SW-Ergonomie OO-Datenbanken Prakt. Robotik Workshop Messtechnik Verteilte Systeme Grundlagen Computergraphik	Si Hs Mo Be Sz Mo Ko	4 + 0 2 + 0 2 + 2 0 + 4 2 + 2 2 + 0 2 + 0	29						
							Prozess-Programmierung 1 (Fertigstellung der Aufgabe)	Pk/Kal	0 + 2	Laborpraxis VHDL	Pk		(im Anschluss an die Prüfungswochen; Einteilung durch Pk)									
6 WS	Allgemeine BWL	Bau	4 + 0	Regelungstechnik Nachrichtentechnik	Sz Sz	4 + 2 4 + 0				µP-Hardware Prakt. Bildverarbeitung Prakt. µP-HW	Ue Be Ap	2 + 0 0 + 4 0 + 4	Expertensysteme Compilerbau Ubg. Grundlagen Computergraphik Workshop HW-Entwicklung + Simulation Prakt. Prozess-Programmierung 2 Berechenbarkeit und Komplexitätstheorie Diskrete Mathematik Projekt Multimedia	Mo Si Ko Pk Kal Lg Lg Doz	2 + 0 2 + 0 0 + 4 4 + 4 0 + 4 2 + 2 2 + 2 0 + 4	24						
													SWS im Vertiefungsblock: 10-14 -->				12					
7 SS	Praxis-/Auslandssemester																					
8 WS										Diplomarbeit	Doz	0 + 30				30						
			30 + 9				26 + 9				21 + 15				37 + 51	96 + 32	210					
																17						
																227						

2 SWS = 1 * 75 Minuten / Woche

Zeitangabe: 4+2 = (4 SWS Vorlesungen und 2 SWS Übungen/Praktika)

Zeitangabe: 0+0 = Vorlesung ohne Prüfung

Im 2. Studienabschnitt sind von den Studierenden ein Seminar (= 5 SWS) und das Laborprojekt (= 12 SWS), insg. also 17 SWS zu absolvieren. Da diese Veranstaltungen in jedem Semester angeboten werden, sind sie von den Studierenden zeitlich individuell zu wählen.